

# ディスクリートオペアンプ基板評価ボードC 製作マニュアル

本基板をつかって生じた感電、火災等の一切のトラブルについては、当方は責任を負いませんのでご了承ください。また基板、回路図、マニュアル等の著作権は放棄していませんので、その一部あるいは全体を無断で第三者に対して使用することはできません。

本マニュアルに記載の内容は製作上級者の方には不要なものが多く含まれますが、製作の前に必ず読んでいただきますようお願いいたします。

## 1. はじめに

この基板はディスクリートOPアンプ基板群をソケットで容易に取り替えて、その性能(音質)を評価することを目的としたボードです。基板には非反転増幅器や差動増幅回路等を構成することが可能で、オフセットゼロ化のためのサーボ回路も容易に構成できます。単にアンプ基板の評価用としてもよいですが、そのままプリアンプやヘッドホンアンプ、イコライザユニットとしても活用できるかもしれません。

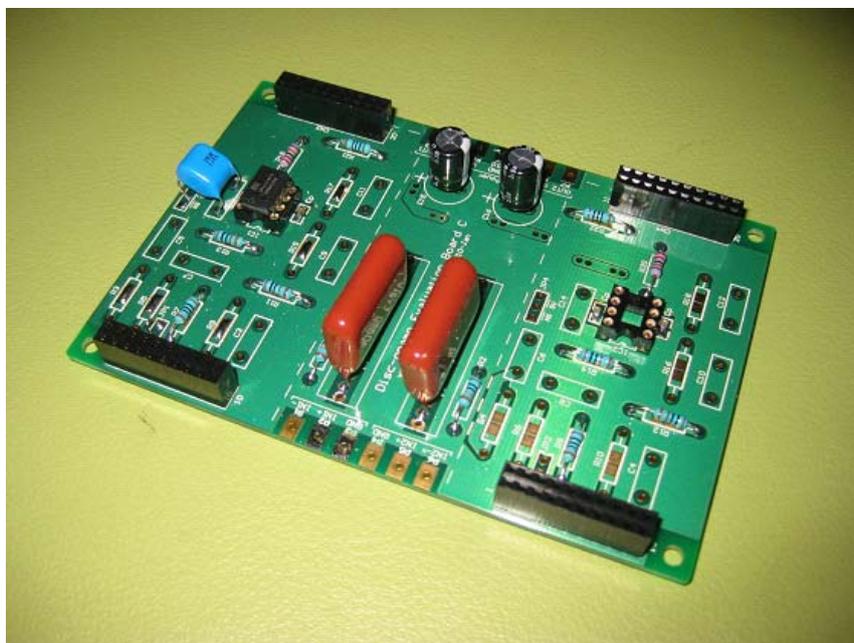


図 完成例

## 2. 基板仕様

### (1) 端子機能

表 基板端子機能

PIN	機能	説明	PIN	機能	説明
1	IN1-	反転入力 1	7	OUT2	信号出力 2
2	IN1+	非反転入力 1	8	GND	GND
3	GND	信号 GND	9	V-	電源入力(負)
4	GND	信号 GND	10	GND	電源 GND
5	IN2+	非反転入力 2	11	V+	電源入力(正)
6	IN2-	反転入力 2	12	GND	GND
			13	OUT1	信号出力 1

### (2) 回路

(注意) 評価基板ですから、すべての部品を実装する必要はありません。実装する部品ならびに定数は各自にて決定ください。

(補足) 一部の抵抗は部品面にジャンパー用のパッドが設置してあります。

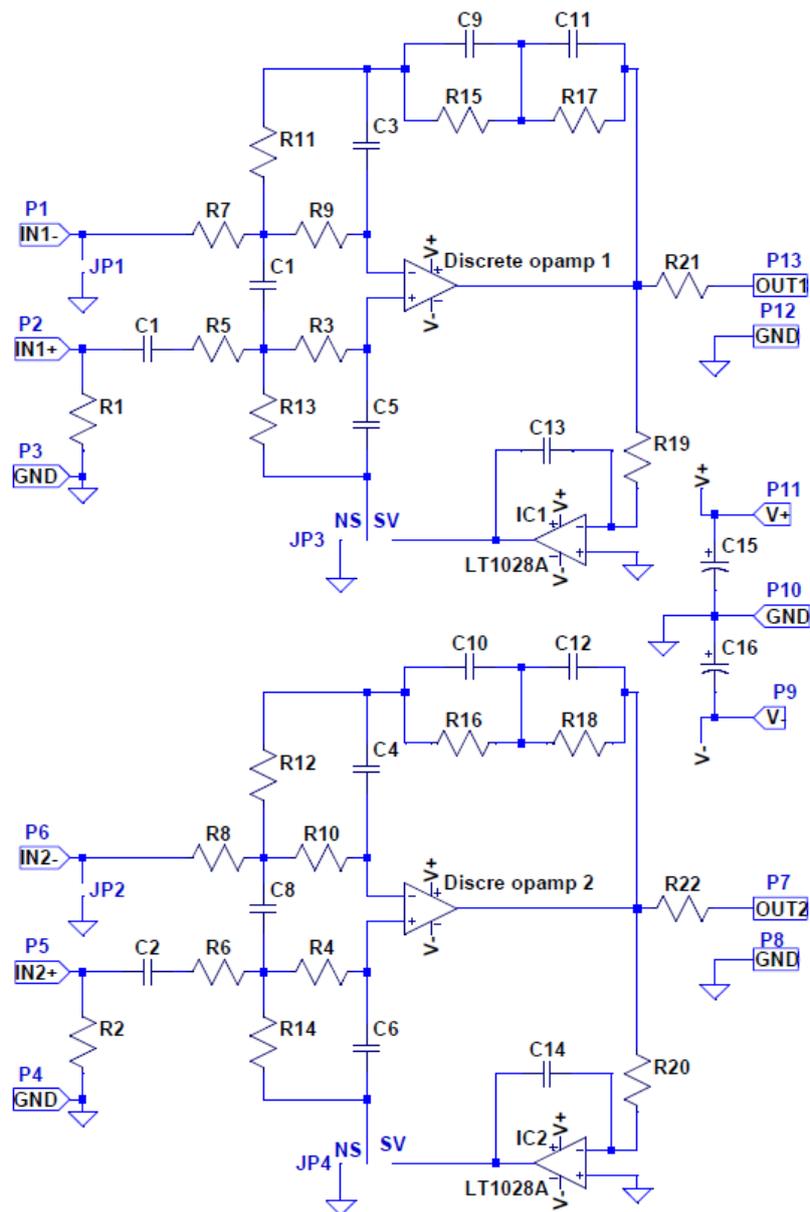


図 回路図

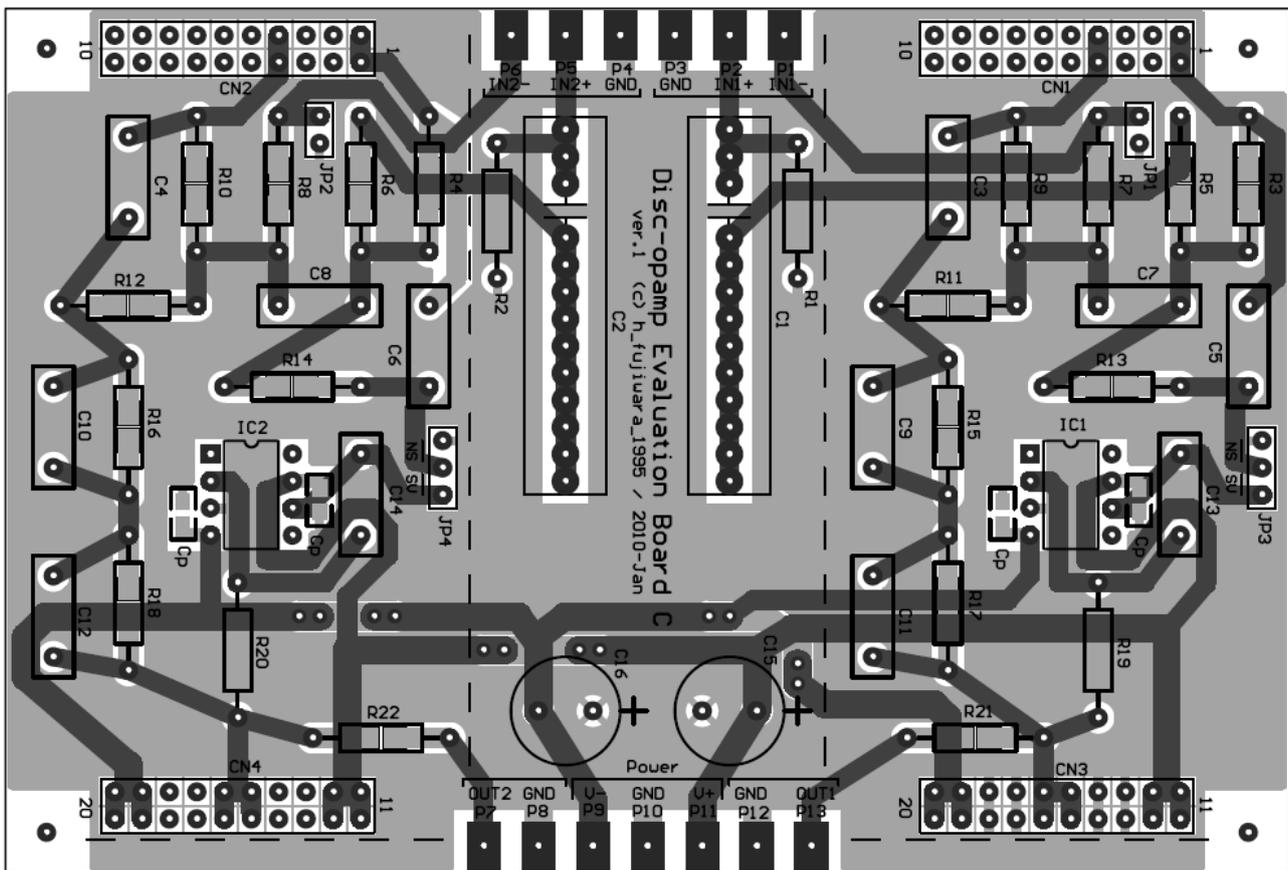
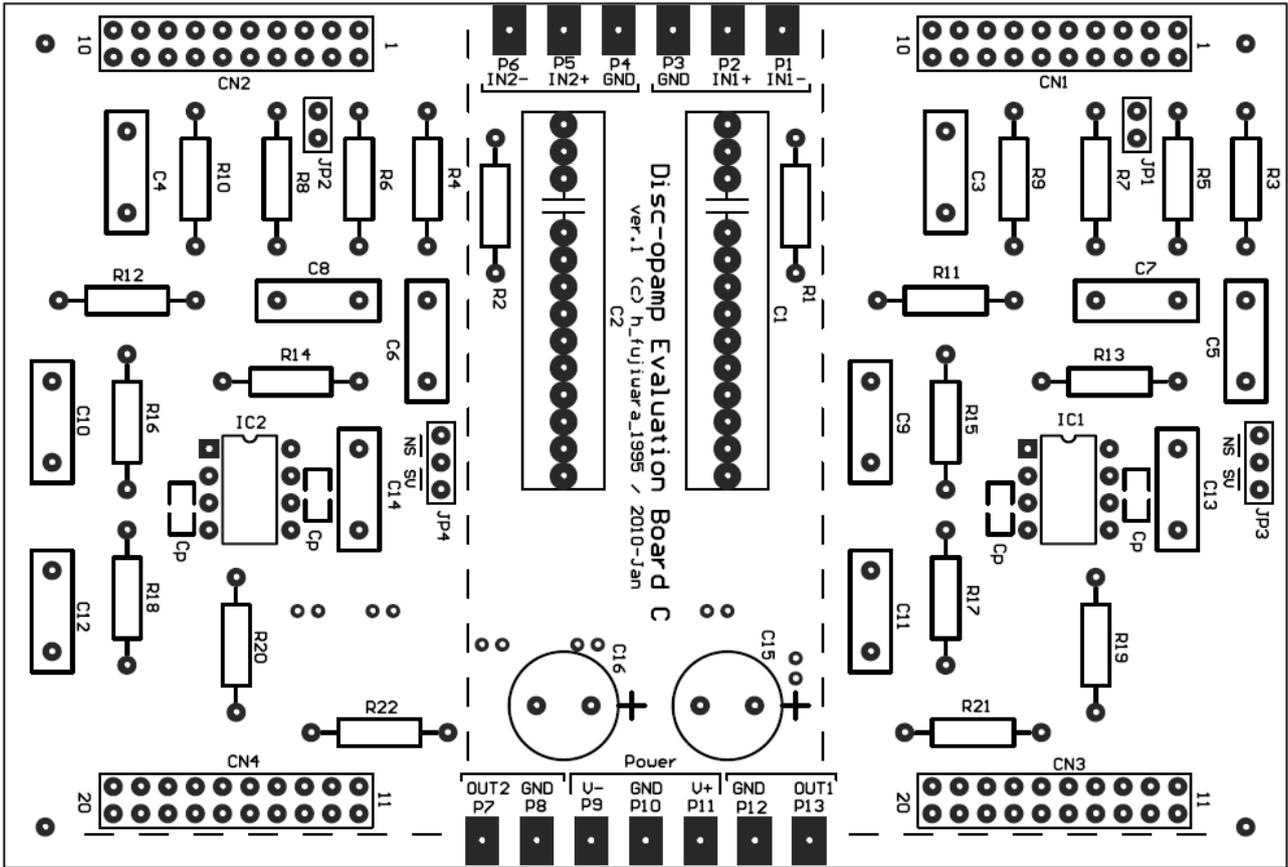
(3) 基板内コネクタ

Pin1~20 はディスクリアンプ基板にそれぞれ対応します。

表 コネクタ端子機能 (CN1~CN4)

No	機能	説明	No	機能	説明
1	IN+	入力+ (オペアンプ基板 IN+)	11	V+	電源正電圧
2	NC	無接続	12	V+	電源正電圧
3	NC	無接続	13	GND	電源 GND
4	IN-	入力- (オペアンプ基板 IN-)	14	GND	電源 GND
5	NC	無接続	15	OUT1	出力
6	NC	無接続	16	OUT1	出力
7	NC	無接続	17	GND	電源 GND
8	NC	無接続	18	GND	電源 GND
9	NC	無接続	19	V-	電源負電圧
10	NC	無接続 (オペアンプ基板の JP1, NFB-R がジャンパー接続された場合は出力になる)	20	V-	電源負電圧

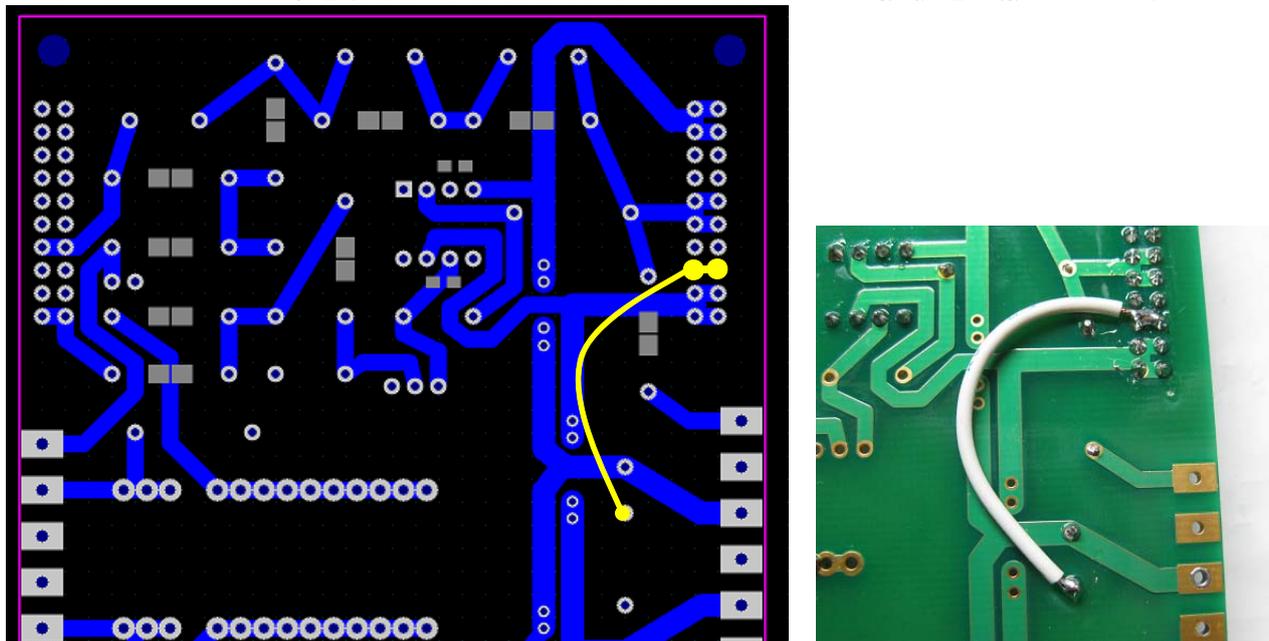
(4) 基板シルクおよびパターン



(5) 基板外形 ・外形寸法: 82mm × 120mm

## (6) 重要

ver. 1 基板ではディスクリアンプ基板(ユニット2)への電源 GND ライン未接続の箇所があります。本来は不要ですが、一部の基板では位相補償用のコンデンサを GND に接続しているものがあるのと、ベタアースの効果をもたせるために、下記のジャンパー接続をお願いします。



ディスクリアンプ基板と評価基板の GND を共通化する接続

## 3. 部品表例

下表に評価ユニットとして使用例を示します。

(1) 約10倍 (20dB) のラインアンプ、ヘッドホンアンプ等 (電源電圧: 正負 15V)

<ジャンパー設定>

- (i) JP1, JP2: ジャンパー接続する
- (ii) JP3, JP4: NS 側を接続 (Non-servo)

部品表

品名	番号	規格	仕様	個数	備考
抵抗	R1, 2	金属被膜 1/4W	100k $\Omega$	2	
	R3, 4	金属被膜 1/4W	100 $\Omega$	2	
	R5, 6	ジャンパー	0 $\Omega$		
	R7, 8	金属被膜 1/4W	200 $\Omega$	2	
	R9, 10	ジャンパー	0 $\Omega$		
	R11, 12	金属被膜 1/4W	1.8k $\Omega$	2	
	R13, 14	金属被膜 1/4W	100k $\Omega$	2	
	R15, 16	ジャンパー	0 $\Omega$		
	R17, 18	ジャンパー	0 $\Omega$		
	R19, 20	-	-	-	
コンデンサ	R21, 22	ジャンパー	0 $\Omega$		
	C1, 2	フィルムコンデンサ	1 $\mu$ F	2	
	C3, 4	-			
	C5, 6	-			
	C7, 8	-			
	C9, 10	-			
	C11, 12	-			
C13, 14	-				
C15, 16	電解コンデンサ	220 $\mu$ F/25V	2		
IC	IC1	-	-		

#### 4. 実装上の注意

- ・部品の高さに注意しないと、OPアンプ基板と干渉する場合があります。
- ・電源電圧は設定していませんが、部品表は正負 15V を想定した電解コンデンサの耐圧設定となっています。

#### 5. 編集記録

2010.1.30 R1

(以 上)